

































































# Pinzuordnung der Stamp Module

AVR	Z180	all	A	B	all	Z180	AVR
		DESEL	 1	1 	+3.3 volts DC		
/ARESET	nc		 2	2 	+5.0 volts DC		
		A19	 3	3 		A18	PE4
		D0	 4	4 		A17	PE3
		D1	 5	5 		A16	PE2
		D2	 6	6 	A15		
		D3	 7	7 	A14		
		D4	 8	8 	A13		
		D5	 9	9 	A12		
		D6	 10	10 	A11		
		D7	 11	11 	A10		
PG4	/RTS0		 12	12 	A9		
PG5	/CTS0		 13	13 	A8		
SCK	/DCD0		 14	14 	A7		
MOSI	TXA0		 15	15 	A6		
MISO	RXA0		 16	16 	A5		
PB4	CKA0		 17	17 	A4		
PB5	TXA1		 18	18 	A3		
PB6	RXA1		 19	19 	A2		
PB7	CKA1		 20	20 	A1		
PG3	TXS		 21	21 	A0		
PG2	RXS		 22	22 		/NMI	nc
PG1	CKS		 23	23 	/ZRESET		
PG0	/DREQ1		 24	24 	/BUSREQ		
SDA	/TEND1		 25	25 	/BUSACK		
SCL	/HALT		 26	26 		/WAIT	nc
nc	/RFSH		 27	27 		PHI	nc
		CLKO	 28	28 	/RD		
nc	/INT0		 29	29 	/WR		
nc	/INT1		 30	30 	/M1		
nc	/INT2		 31	31 	/MREQ		
		GND	 32	32 	/IORQ		